

Temario Unidad 2 Arquitectura de Computadoras.

Estructura y funcionamiento de la Unidad Central de Procesamiento.

2.1 Organización del procesador.

2.2 Estructura de registros.

2.2.1 Registros visibles para el usuario.

2.2.2 Registros de control y de estados.

2.2.3 Ejemplos de registros de CPU reales.

2.3 El ciclo de instrucción.

2.3.1 Ciclo Fetch-Decode-Execute.

2.3.2 Segmentación de instrucciones.

2.3.3 Conjunto de instrucciones. Características y funciones.

2.3.4 Modos de direccionamiento.

2.4 Casos de estudio de CPU reales.